**REGISTRADO BAJO N° CDCIC-312/11**

**BAHIA BLANCA,**

**VISTO:**

La presentación de tesis del **Ing. Juan Agustín Rodríguez** para optar al grado de ***Doctor en Ciencias de la Computación***, para su evaluación;

La nómina propuesta por el Consejo Departamental para conformar el Jurado; y

**CONSIDERANDO:**

Que los jurados propuestos tienen una trayectoria académica de relevancia nacional e internacional habiendo actuado, la mayoría, como jurados en otras oportunidades;

Que en la nómina se incluyen especialistas en la temática de la Tesis;

La recomendación favorable de la Comisión Departamental de Estudios de Posgrado;

Que el Consejo Departamental aprobó la nómina propuesta, sugiriendo un orden basado en sus trayectorias y especialidades;

**POR ELLO,**

**El Consejo Departamental de Ciencias e Ingeniería de la Computación en su reunión ordinaria de fecha 14 de diciembre de 2011**

**R E S U E L V E :**

**Art. 1°)**.- Aprobar la elevación de la Tesis presentada por el *Ing. Juan Agustín Rodríguez* para acceder al grado de *Doctor en Ciencias de la Computación* para el cual presenta la Tesis denominada *“Diseño e Implementación de Núcleos de Procesamiento en Circuitos Integrados VLSI”,* a la Secretaría de Posgrado y Educación Continua de la UNS.-

**Art. 2°)**.- Proponer a la Secretaría de Estudios de Posgrado y Educación Continua la lista de jurados que se indica en el Anexo I de la presenta resolución para entender en la evaluación del Trabajo de Tesis de *Doctor en Ciencias de la Computación* del *Ing. Juan Agustín Rodríguez.-*

**Art. 3º).-** Pase a la Secretaría de Posgrado y Educación Continua a sus efectos.-----------

**ANEXO I – PROPUESTA DE JURADOS DE TESIS**

Se sugieren los siguientes especialistas, ordenados de acuerdo a su pertinencia con el tema de la Tesis, para actuar como Jurado de la misma:

**Jurados Externos**

* **Dr. Gustavo Sutter Capristo**

Departamento de Informática

Escuela Politécnica Superior

Universidad Autónoma de Madrid

Carretera del Colmenar Km 15

(28049) Madrid - España

E-mail: [gustavo.sutter@uam.es](mailto:gustavo.sutter@uam.es)

* **Ph. D. Andreas G. Andreou**

Dept. Electrical and Computer Engineering

Johns Hopkings University

3400 N. Charles Street

21218-2686 Baltimore, Maryland - USA

E-mail: andreou@jhu.edu

* **Ph. D. Fortunato Carlos Dualibe**

Profesor Investigador

Laboratorio de Microelectrónica

Facultad de Ingeniería

Universidad Católica de Córdoba (UCC)

Camino de Alta Gracia Km 10 y ½

(5017) Córdoba - Argentina

E-mail: dualibe@uccor.edu.ar

* **Fernando Abel Silveira Noguerol**

Instituto de Ingeniería Eléctrica

Facultad de Ingeniería - UDeLaR

Universidad de la República

Julio Herrera y Reissing 565

(11300) Montevideo - Uruguay

E-mail: silveira@fing.edu.uy

**Jurados Locales**

* **Mg. Ing. Jorge Raúl Ardenghi**

Departamento de Ciencias e Ingeniería de la Computación

Universidad Nacional del Sur

e-mail: [jra@cs.uns.edu.ar](mailto:jra@cs.uns.edu.ar)

* **Dr. Pablo Sergio Mandolesi**

Dpto. de Ingeniería Eléctrica y de Computadoras

Universidad Nacional del Sur

e-mail: pmandolesi@uns.edu.ar